(19) 世界知的所有権機関 国際事務局



国際特許事務所 Tokyo (JP).

(43) 国際公開日 2003年12月31日(31.12.2003)

PCT

(10) 国際公開番号 WO 2004/002013 A1

(51) 国際特許分類7:

H04B 7/10

(AZUMA, Tomohiro) [JP/JP]; 〒108-8001 東京都 港区 芝五丁目7番1号日本電気株式会社内 Tokyo (JP).

都 千代田区 一番町 2 番地 パークサイドハウス 平田

(74) 代理人: 平田 忠雄 (HIRATA, Tadao); 〒102-0082 東京

(84) 指定国 (広域): ヨーロッパ特許 (DE, ES, FI, FR, GB,

(81) 指定国(国内): BR, CA, CN, KR, NO, SG, US.

(21) 国際出願番号:

PCT/JP2003/007572

(22) 国際出願日:

2003 年6 月13 日 (13.06.2003)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2002-180070 2002年6月20日(20.06.2002) Љ

(71) 出願人(米国を除く全ての指定国について): 日本電気

添付公開書類:

国際調査報告書

IT, NL, RO, SE).

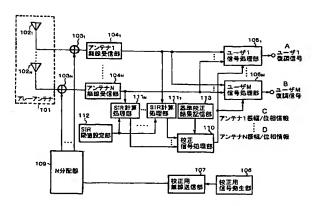
株式会社 (NEC CORPORATION) [JP/JP]; 〒108-8001 東京都港区 芝五丁目 7番 1号 Tokyo (JP).

(72) 発明者; および (75) 発明者/出願人 (米国についてのみ): 東 友洋

2文字コード及び他の略語については、 定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

(54) Title: ARRAY ANTENNA RECEIVER DEVICE

(54) 発明の名称: アレーアンテナ受信装置



- 101...ARRAY ANTENNA
- 1041...RADIO RECEIVING PART OF ANTENNA 1
- 104N...RADIO RECEIVING PART OF ANTENNA N
- 109...N DISTRIBUTORS
- 112...SIR THRESHOLD VALUE ESTABLISHING PART 111_N...SIR CALCULATING PART
- 111,...SIR CALCULATING PART
- 113...REFERENCE CORRECTION RESULT STORING PART 110...CORRECTION SIGNAL PROCESSING PART 107...CORRECTION RADIO TRANSMITTING PART
- 108...CORRECTION SIGNAL GENERATING PAR 105₁...SIGNAL PROCESSING PART OF USER 1
- 105M...SIGNAL PROCESSING PART OF USER M
- A...DEMODULATED SIGNAL OF USER 1 B...DEMODULATED SIGNAL OF USER M
- .AMPLITUDE/PHASE INFORMATION OF ANTENNA 1 D...AMPLITUDE/PHASE INFORMATION OF ANTENNA N

(57) Abstract: Correction signals are distributed to the respective output signals of a plurality of antenna elements, thereby multiplexing the distributed correction signals with the respective signals of the plurality of antenna elements. The correction signals are extracted from the respective output signals of the multiplexing means and modulated, and the SIR (Signal to Interference Ratio) values of the correction signals are calculated. The SIR value as calculated by SIR calculating means each correction period is compared with a SIR threshold value. Only when the SIR value exceeds the SIR threshold value, a demodulated result of the correction signal is outputted. Further, in each reception branch, the correction amount of amplitude/phase information is determined based on a reference demodulation result of the branch corresponding to the demodulation result, and a user signal is corrected based on the correction amount.

(57) 要約: 校正信号を複数のアンテナ素子の出力信号に分配し、分配された校正信号をそれぞれ複数のアンテナ素子の信号に多重し、各多重手段の出力信号からそれぞれ校正信号を抽出復調し、校正信号のSIR (Signal to InterferenceRatio) 値を計算する。また、校正周期毎に各SIR計算手段で計算したSIR値とSIR閾値とを比較 し、SIR値がSIR閾値を超えた場合にのみ校正信号の復調結果を出力する。更に、受信ブランチ毎に復調結果 と対応するブランチの基準復調結果に基づいて振幅/位相情報の補正量を検出し、この補正量に基づいてユーザ信 ່

参 号を補正する。

明細書

アレーアンテナ受信装置

5 本出願は、日本特許出願番号2002-090144に基づいており、この日本出願の全内容は、本出願において参照され導入される。

技術分野

本発明は、アレーアンテナ受信装置に関し、特に、複数の受信プランチにおけ 10 る位相(遅延)及び振幅情報の変動を補正する校正装置を備えたアレーアンテナ 受信装置に関するものである。

背景技術

- 15 従来、セルラ移動通信システム等においては、信号の高速/高品質化、加入者容量の増大を目指し、相関の高い複数のアンテナ素子から成るアレーアンテナ受信装置を用いて、希望信号の到来方向に対しては受信利得を大きくし、他ユーザからの干渉や遅延波による干渉に対しては受信利得を小さくするように受信指向性パターンを形成する方式が検討されている。
- 20 ところで、複数のアンテナ無線受信部を持つアレーアンテナ受信装置では、一般に各アンテナ素子に接続されるアンテナ無線受信部における振幅、及び位相変動が独立して刻々と変動しているが、受信指向性パターン形成時にそれらの位相及び振幅の変動を補償する必要がある。この操作を校正(キャリブレーション)と呼んでいる。
- 25 従来、このような校正方法としては、例えば、特開平11-46180号公報 (アレーアンテナ無線受信装置のキャリブレーション装置) に記載されているよ

10

15

20

うに各アンテナ素子に接続されている各無線受信部に既知の校正信号を入力し、 校正信号を復調した結果を用いて、独立して刻々と変動する各無線受信部の位相 (遅延)及び振幅変動を補償している。

第1図は上記公報に記載された校正を行うアレーアンテナ受信装置を示すプロック図である。第1図のアレーアンテナ受信装置は、アレーアンテナ901と、多重回路903 $_1$ ~903 $_N$ と、各アンテナ素子に対応するアンテナ1無線受信部904 $_1$ ~アンテナN無線受信部904 $_N$ と、ユーザ数に対応するユーザ1信号処理部905 $_1$ ~ユーザM信号処理部905 $_M$ と、校正用信号発生部906と、校正用無線送信部907と、電力レベル可変部908と、N分配器909と、校正信号処理部910とから構成されている。ここで、N分配器のNはアンテナ素子(多重回路)数に相当する。

アレーアンテナ901は、N個のアンテナ素子902 $_1$ ~902 $_N$ から構成されている。N個のアンテナ素子902 $_1$ ~902 $_N$ は、各々のアンテナ素子の受信信号が相関を有するように近接して配置され、希望信号及び複数の干渉信号が多重した信号を受信する。通常のダイバーシチ構成と区別するため、アンテナ素子数Nは3以上とする。

多重回路 9 0 3 $_1$ ~ 9 0 3 $_N$ は、N分配器 9 0 9 のN個の出力とアンテナ素子 9 0 2 $_1$ ~ 9 0 2 $_N$ の出力とを入力とし、無線帯域での多重を行い、アンテナ 1 無線受信部 9 0 4 $_N$ ~ と出力する。特に多重方法に制限はなく、例としては符号多重が挙げられる。

アンテナ1無線受信部904 $_1$ ~アンテナN無線受信部904 $_N$ は、ローノイズアンプ、帯域制限フィルタ、ミキサ、局部発信器、AGC (Auto Gain Controller)、直交検波器、低域通過フィルタ、アナログ/ディジタル変換器 (ADC) 等のデバイスにより構成されている。ここで、アンテナN無線受信部904 $_N$ を例に とると、アンテナN無線受信部904 $_N$ は多重回路903 $_N$ の出力を入力とし、入力信号の増幅、無線帯域から基底帯域への周波数変換、直交検波、アナログ/

15

20

25

ディジタル変換等を行い、ユーザ1信号処理部 905_1 ~ユーザM信号処理部 905_M 及び校正信号処理部910~と出力する。

校正信号処理部 9 1 0 は、アンテナ 1 無線受信部 9 0 4_1 ~アンテナ N 無線受信部 9 0 4_N の出力を入力とし、入力信号内の校正信号を抽出し、アンテナ 1 位相/振幅情報~アンテナ N 位相/振幅情報を検出し、ユーザ 1 信号処理部 9 0 5 $_1$ ~ユーザ M 信号処理部 9 0 $_1$ のと出力する。なお、入力信号に多重された校正信号は抽出可能である。

ユーザ1信号処理部905 $_1$ ~ユーザM信号処理部905 $_M$ は、アンテナ1無線受信部904 $_1$ ~アンテナN無線受信部904 $_N$ の出力と校正信号処理部910の出力であるアンテナ1位相/振幅情報~アンテナN位相/振幅情報とを入力とする。そして、アンテナ1無線受信部904 $_1$ ~アンテナN無線受信部904 $_N$ の出力をアンテナ1位相/振幅情報~アンテナN位相/振幅情報を用いて補正しながら各ユーザ毎にユーザ信号到来方向に対しては受信利得を大きくし、他ユーザからの干渉や遅延波による干渉に対しては受信利得を小さくするように受信指向性パターンの形成を行い、受信指向性パターンによって受信したユーザ1復調信号~ユーザM復調信号を出力する。

校正用信号発生部906は基底帯域で校正信号を生成し、校正用無線送信部907へと出力する。校正用無線送信部907は校正用信号発生器906の出力である基底帯域の校正信号を入力とし、ディジタル/アナログ変換、基底帯域から無線帯域への周波数変換等を行い、電力レベル可変部908へと出力する。

電力レベル可変部 9 0 8 は、校正用無線送信部 9 0 7 の出力であるアンテナ素子 9 0 2 1 \sim 9 0 2 N による受信信号と同一周波数帯域の校正信号を入力とし、任意の電力レベルでN分配器 9 0 9 に出力する。N分配器 9 0 9 は電力レベル可変部 9 0 8 の出力である無線帯域の校正信号をN分配し、それぞれN個の多重回路 9 0 3 1 \sim 9 0 3 N へと出力する。

N個のアンテナ素子902、~902、によって受信した各信号には、希望(ユ

10

15

20

25

一ザ) 信号成分と干渉信号成分及び熱雑音が含まれている。更に、希望信号成分 、干渉信号成分それぞれにマルチパス成分が存在する。通常、それらの信号成分 は異なった方向から到来する。

第1図のアレーアンテナ受信装置は、N個のアンテナ素子90 2_1 ~90 2_N によって受信した各信号の位相/振幅情報を用いて、到来方向の異なる各信号成分を識別し、受信指向性パターンを形成する。

その際、アンテナ1無線受信部904 $_1$ ~アンテナN無線受信部904 $_N$ の構成デバイスによって、各無線受信部の内部で位相/振幅変動が発生すると、本来のアンテナ素子902 $_1$ ~902 $_N$ によって受信した各信号の位相/振幅情報とは異なった情報がユーザ1信号処理部905 $_1$ ~ユーザM信号処理部905 $_M$ に与えられ、正確に各信号成分を識別し、理想的な受信指向性パターンを形成することが不可能になる。

そこで、アンテナ素子902 $_1$ ~902 $_N$ による受信信号と同一周波数帯域の校正信号を受信信号に多重し、校正信号処理部910においてアンテナ1無線受信部904 $_N$ の各出力から抽出した校正信号の位相/振幅情報を検出することによって、ユーザ1信号処理部905 $_1$ ~ユーザ M信号処理部905 $_M$ に与えられた位相/振幅情報に補正を加えている。

このように校正信号を多重することで、アレーアンテナ受信装置の運用時にも 校正が可能になる。即ち、校正信号は移動機からの受信信号に多重された状態で あり、校正信号成分のみを抽出することが可能である。例としては符号多重が挙 げられる。

また、アンテナ1無線受信部904 $_1$ ~アンテナN無線受信部904 $_N$ に含まれている非線形回路(特にAGC)は、受信電力レベルによって位相/振幅の変動の仕方が異なるため、校正信号電力レベルを電力レベル可変回路908によって変化させながらアンテナ1無線受信部904 $_1$ ~アンテナN無線受信部904 $_N$ の各出力の校正信号を抽出し、位相/振幅情報を検出することによって各校正信

10

15

20

25

号電力レベル毎にユーザ1信号処理部 905_1 ~ユーザM信号処理部 905_M に与えられた位相/振幅情報に加える補正量を決定する。

このような校正手段を有するアレーアンテナ受信装置は、その運用時にアンテナ1無線受信部904 $_{\rm N}$ の内部で位相/振幅変動が発生しても、ユーザ1信号処理部905 $_{\rm L}$ ~ユーザM信号処理部905 $_{\rm M}$ に与えられる位相/振幅情報を補正することが可能である。また、受信信号の電力レベルに応じた精度の高い校正を行うことが可能である。従って、第1図のアレーアンテナ受信装置は、N個のアンテナ素子902 $_{\rm L}$ ~902 $_{\rm M}$ によって受信した各信号の位相/振幅情報を用いて、到来方向の異なる各信号成分を識別し、理想的な受信指向性パターンを形成することができる。

しかしながら、上述した従来のアレーアンテナ受信装置では、次のような問題があった。即ち、第1の問題点は、システム運用時に校正を行う場合、全ての受信ブランチに対して最適の校正ができないことである。その理由は、各アンテナ素子から入力される受信信号(移動機からの通信信号、雑音、他システムの干渉信号)の大きさはフェージング等の影響を受けて大きなばらつきを持っており、一定の等電力で各受信ブランチに入力される校正信号と、干渉信号であるアンテナ素子からの受信信号の比が大きく異なるからである。

また、第2の問題点は、ある受信ブランチに障害が発生した場合、精度の高い 校正を行うことができないことである。その理由は、校正信号の信号品質を判定 する手段、及び障害が発生した受信ブランチを排除する手段を備えていないから である。

第3の問題点は、システム運用時に校正を行うことによってアレーアンテナ受信装置の受信感度を劣化させることである。その理由は、アレーアンテナから入力される移動機との通信信号(希望波)にとって校正信号は全くの干渉波であり、特に高レベルの校正信号を入力した場合、干渉信号成分が大きくなってしまうからである。

第4の問題点は、システム運用時に校正を行うことによってシステムのユーザ数を減少させてしまうことである。その理由は、校正信号が干渉波となり、移動機からのユーザ信号と干渉信号との比を悪化させてしまい、無線基地局装置にて所望する信号品質で復調するために移動機の送信電力を増加させてしまうからである。

発明の開示

5

10

15

20

25

本発明の目的は、全ての受信ブランチに対して最適の校正を行うことができ、 受信ブランチに障害が発生しても精度の高い校正を行うことができ、しかも、殆 ど受信感度の劣化を起こすことがなく、セルラシステムのユーザ数も殆ど損なう ことのないアレーアンテナ受信装置及びアレーアンテナ受信信号の校正方法を提 供することにある。

本発明は、上記目的を達成するため、複数のアンテナ素子と、校正信号を出力する手段と、前記校正信号を前記複数のアンテナ素子数に分配する手段と、分配された校正信号をそれぞれ前記複数のアンテナ素子から入力される信号に多重する複数の多重手段と、それぞれ所定の校正周期毎に前記多重手段の出力信号から校正信号を抽出復調して校正信号のSIR(Signal to Interference Ratio)値を計算すると共に、計算したSIR値と予め設定されたSIR閾値とを比較し、計算したSIR値がSIR閾値を超えた場合にのみ校正信号の受信ブランチ情報及び復調結果を出力する複数のSIR計算手段と、受信ブランチ毎に予め設定された基準復調結果を記憶する手段と、受信ブランチ毎に前記復調結果と前記記憶手段の対応するブランチの基準復調結果に基づいて振幅/位相情報の補正量を検出する手段と、前記補正量に基づいてユーザ信号を補正する手段とを備えたことを特徴とするアレーアンテナ受信装置を提供するものである。

また、本発明は、上記目的を達成するため、複数のアンテナ素子と、校正信号を出力する手段と、前記複数のアンテナ素子からの出力信号と前記校正信号を多

10

15

20

25

重する複数の多重手段と、前記出力手段と前記複数の多重手段との接続を切り替え、前記複数の多重手段に時分割で校正信号を供給する手段と、前記供給手段の時分割による校正信号の供給動作に同期して、それぞれ選択された1多重手段の出力信号から順次校正信号を抽出復調して校正信号のSIR値を計算すると共に、計算したSIR値と予め設定されたSIR閾値とを比較し、計算したSIR値がSIR閾値を超えた場合にのみ校正信号の受信ブランチ情報及び復調結果を出力する複数のSIR計算手段と、受信ブランチ毎に予め設定された基準復調結果を記憶する手段と、受信ブランチ毎に前記復調結果と前記記憶手段の対応するブランチの基準復調結果に基づいて振幅/位相情報の補正量を検出する手段と、前記補正量に基づいてユーザ信号を補正する手段とを備えたことを特徴とするアレーアンテナ受信装置を提供するものである。

また、本発明は、上記目的を達成するため、複数のアンテナ素子毎に入力される受信信号と前記複数のアンテナ素子数毎に分配された校正信号とを多重し、

前記多重された信号から校正信号を抽出復調して校正信号のSIR (Signal to Interference Ratio) 値を計算し、計算されたSIR値と予め設定されたSIR 閾値とを比較し、計算されたSIR値がSIR閾値を超えた場合にのみ校正信号の受信ブランチ情報及び復調結果を出力し、受信ブランチ毎に前記復調結果と予め設定された基準復調結果とに基づいて振幅/位相情報の補正量を検出し、前記補正量に基づいてユーザ信号を補正する各ステップから構成されるアレーアンテナ受信信号の校正方法を提供するものである。

また、本発明は、上記目的を達成するため、複数のアンテナ素子毎に入力される受信信号と前記複数のアンテナ素子数毎に時分割で供給される校正信号とを多重し、時分割による校正信号の供給動作に同期してそれぞれ選択された1多重信号から順次校正信号を抽出復調して校正信号のSIR (Signal to Interference Ratio)値を計算し、計算されたSIR値と予め設定されたSIR閾値とを比較し、計算されたSIR値がSIR閾値を超えた場合にのみ校正信号の受信ブランチ情



報及び復調結果を出力し、受信ブランチ毎に前記復調結果と予め設定された基準 復調結果とに基づいて振幅/位相情報の補正量を検出し、前記補正量に基づいて ユーザ信号を補正する、各ステップから構成されるアレーアンテナ受信信号の校 正方法を提供するものである。

5

10

15

図面の簡単な説明

第1図は従来例のアレーアンテナ受信装置を示すブロック図であり、第2図は本発明のアレーアンテナ受信装置の第1の実施形態の構成を示すブロック図であり、第3図は第2図の実施形態の各受信ブランチにおける校正信号及びユーザ信号の電力分布を示す図であり、第4図は第2図の実施形態の各受信ブランチにおける非同期校正周期の一例を示す図であり、第5図は第1の実施形態の基準復調結果と校正信号の復調結果の関係を説明する図であり、第6図は本発明の第2の実施形態を示すブロック図であり、第7図は第2の実施形態の1対Nスイッチ切替を行った場合の校正周期の例を示す図であり、第8図は本発明の第3の実施形態を示すブロック図であり、第9図は本発明の第4の実施形態を示すブロック図である。

発明を実施する為の最良の形態

次に、本発明の実施の形態について図面を参照して詳細に説明する。

20 (第1の実施形態)

第2図は本発明によるアレーアンテナ受信装置の第1の実施形態の構成を示すプロック図である。第2図において、アレーアンテナ101は、N個のアンテナ素子 $102_1 \sim 102_N$ から構成され、これらのアンテナ素子は各々のアンテナの相関性が高くなるように近接して配置されている。

25 多重回路 103_1 ~ 103_N は、それぞれアンテナ素子 102_1 ~ 102_N と接続されている。多重回路 103_1 ~ 103_N には、校正用無線送信部107から

25

出力され、N分配器 109 によってN分配された校正信号と、各アンテナ素子 $102_1\sim 102_N$ の出力とが入力され、無線帯域での多重を行って、各多重回路 $103_1\sim 103_N$ にそれぞれ接続されているアンテナ 1 無線受信部 $104_1\sim$ アンテナN無線受信部 104_N へと出力する。

7ンテナ1無線受信部 104_1 ~アンテナN無線受信部 104_N は、ローノイズアンプ、帯域制限フィルタ、ミキサ、局部発信器、総受信電力検出部、AGC(Auto Gain Controller)、直交検波器、低域通過フィルタ、アナログ/ディジタル変換器等から構成され、その出力はそれぞれユーザ1信号処理部 105_1 ~ユーザM信号処理部 105_M 及びSIR (Signal to Interference Ratio) 計算処理 311_1 0 部 111_1 0 SIR計算処理部 111_1 1 に接続されている。SIR計算処理部 111_1 1 にSIR計算処理部 111_1 1 に対応して設けられている。

校正信号の抽出や復調及びSIRの計算を行うSIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~O出力は、校正信号処理部110と接続され、校正に必要とされるSIR閾値を任意に設定するSIR閾値設定部112の出力は、SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~E接続されている。なお、校正信号を符号多重信号とすると、校正信号を抽出するためには逆拡散を行うことになる。

基準校正結果記憶部113は、校正信号処理部110と接続され、各受信ブラ 20 ンチ毎に基準復調結果(基準復調シンボル点)を出力する。

校正信号処理部 1 1 0 は、S I R 計算処理部 1 1 1 N O 出力である受信ブランチ情報(どのブランチで受信したかを示す信号)及び復調結果(復調シンボル点)と、基準校正結果記憶部 1 1 3 0 出力である基準復調結果を入力とする。そして、校正信号処理部 1 1 0 は、これらの復調結果と基準復調結果とを比較して、アンテナ 1 振幅/位相情報~アンテナ 1 振幅/位相情報~アンテナ 1 振幅/位相情報(復調結果と基準復調結果との振幅/位相の差分=補正情報を示す)を検出

10

15

20

し、それぞれユーザ 1 信号処理部 1 0 5 $_{\text{I}}$ ~ユーザ M 信号処理部 1 0 5 $_{\text{M}}$ へと出力する。

校正用信号発生部106は、基底帯域で校正信号を生成し、校正用無線送信部107へと出力する。なお、校正用信号発生部106は、校正信号として任意のシンボルパターンを生成できることとする。

校正用無線送信部 107 は、校正用信号発生部 106 の出力である基底帯域の校正信号を入力とし、ディジタル/アナログ変換、基底帯域から無線帯域への周波数変換等を行い、N分配器 109 へと出力する。校正用無線送信部 107 から入力される校正信号を受信ブランチ数Nに分配するN分配器 109 の出力は、それぞれ多重回路 103

次に、第1の実施形態の動作について説明する。まず、アレーアンテナ101はN個のアンテナ素子 102_1 ~ 102_N から構成され、このN個のアンテナ素子は各々のアンテナ素子での受信信号が高い相関を有するように近接して配置されている。アンテナ素子は移動機との通信信号(以下ユーザ信号)及び複数の干渉信号が多重された信号を受信するが、実際にはアンテナ素子数が多くなると隣り合わない離れた位置にあるアンテナ素子間の相関が低くなり、受信する多重信号の電力は大きなばらつきを持つ。即ち、アレーアンテナ受信装置の各アンテナ素子には異なる電力が入力される。

多重回路 103_1 ~ 103_N は、それぞれアンテナ素子 102_1 ~ 102_N と接続され、N分配器 109によってN個の出力に分配された校正信号と、各アンテナ素子 102_1 ~ 102_N の出力とが入力され、無線帯域での多重を行い、各多重回路 103_1 ~ 103_N にそれぞれ接続されたアンテナ 1 無線受信部 104_1 ~アンテナ 1 無線受信部 104_1 ~アンテナ 1 無線受信部 104_1 ~

ここで、校正用信号発生部106で生成された基底帯域の校正信号は、校正用 25 無線送信部107により増幅及び周波数変換され、既知の信号として送信されることになる。校正信号によるユーザ信号の受信感度劣化を0.2dB以下にした

10

15

いとすると、雑音電力レベルが 0.2 d B までしか悪化しないことに等しいので、雑音電力レベルを 0 d B と考えれば校正信号レベルとの電力比 x は、

0. $2 > 1.0 \times 1.0 g (1.0^{0/10} + 1.0^{x/10})$

より、x<-13.267dBとなる。従って、アレーアンテナ受信装置の受信 感度に殆ど影響を与えないためには、校正信号の送信電力を雑音電力レベルより -13.267dB以下の固定レベルにする必要がある。

ここで、多重回路 103_1 ~ 103_N から出力されるのは、校正信号、ユーザ信号、他システムの干渉信号、熱雑音であり、これらの合計を総受信電力とすると、校正信号と熱雑音は一定の電力なので、各多重回路からアンテナ1無線受信部 104_1 ~アンテナN無線受信部 104_N に出力される総受信電力の差は、そのまま各アンテナ素子から入力される「ユーザ信号及び他システムの干渉信号」の差となる。

アンテナ1無線受信部 104_1 ~アンテナN無線受信部 104_N は、増幅や周波数変換及びアナログ/デジタル変換を行うが、アンテナ無線受信部内にあるAGCよって出力レベルが常に一定になるように制御されている。従って、アンテナ無線受信部の出力における校正信号の電力比は、ユーザ信号及び他システムの干渉信号が小さければ割合が大きくなり、ユーザ信号及び他システムの干渉信号が大きければ割合が小さくなる。

説明を簡単にするため、校正信号と通信信号(ユーザ信号)のみに着目して、 N個の受信プランチにおける電力分布を第3図に示す(AGCにより利得制御を 行う前)。第3図(a)~(c)はN個の受信ブランチに校正信号のみが入力され ている状態、第3図(d)~(f)はN個の受信プランチに同一レベルの校正信 号及び異なる電力の通信信号が入力されている状態を示す。

アンテナ無線受信部からの出力はAGCによって一定の電力になるように制御 25 されるため、第3図(d)~(f)に示すように受信ブランチ毎に校正信号とユ ーザ信号の比を保ったまま、同一の電力で各アンテナ無線受信部から出力される

10

15

20

25

ことになる。従って、各SIR計算処理部において校正信号を抽出及び復調し、 校正信号のSIRを計算した場合、ブランチ1のSIR>ブランチ2のSIR> ブランチNのSIRとなる。

第4図は各受信ブランチが異なる校正周期を持っている様子を示す。校正周期とは各SIR計算処理部において受信ブランチ情報及び復調結果を出力してから新たに受信ブランチ情報及び復調結果を出力するまでの時間である。

SIR閾値設定部112は校正信号のSIR閾値を任意に設定することが可能で、設定したSIR閾値をSIR計算処理部 111_1 ~SIR計算処理部 111_1 %に出力する。SIR計算処理部 111_1 ~SIR計算処理部 111_1 %に出力する。SIR計算処理部 111_1 ~SIR計算処理部 111_1 %はそれぞれアンテナ1無線受信部 104_1 ~アンテナ1無線受信部 104_1 %から出力される総受信信号から校正信号を抽出及び復調し、それぞれ校正信号のSIRを計算する。

各SIR計算処理部では、計算した校正信号のSIR値とSIR閾値設定部112からのSIR閾値とを比較し、計算した校正信号のSIR値がSIR閾値を超えたSIR計算処理部からのみ受信ブランチ情報と校正信号の復調結果を校正信号処理部110に出力する。この場合、前述のように受信ブランチ毎または同一プランチであっても時間毎に校正周期が異なっており、各SIR計算処理部では、校正信号のSIRを計算し、計算したSIR値がSIR閾値を超えるまでSIR値とSIR閾値との比較を行い、SIR値がSIR閾値を超えた時点で受信ブランチ情報と校正信号の復調結果を校正信号処理部110に出力する。

10

15

20

更に、大電力のユーザ信号や他システムの干渉信号が各アンテナ素子から入力されても十分なSIRが得られる平均化時間(例えば1分)が経過しても、各SIR算処理部において計算した校正信号のSIRがSIR閾値設定部112からのSIR閾値を超えない場合には、該当するSIR計算処理部からは受信ブランチ情報及び障害検出信号を校正信号処理部110に出力する。

SIR閾値を超えてSIR計算処理部 111_1 ~SIR計算処理部 111_N から出力された復調結果は、校正に必要な精度を確保していると考えて良い。従って、校正信号処理部110では、入力されてきた各SIR計算処理部からの復調結果と、基準校正結果記憶部113からの受信ブランチ毎の基準復調結果、即ち、対応する受信ブランチの基準復調結果とを比較して、各ブランチ毎に振幅/位相の変動分を抽出して補正量を更新し、ユーザ1信号処理部 105_1 ~ユーザM信号処理部 105_M に出力する。

また、校正信号処理部 1 1 0 は S I R計算処理部から受信ブランチ情報及び障害検出信号が入力された場合には、該当するブランチに障害が発生したとして、該当するブランチからのユーザ信号を無効にするようにユーザ 1 信号処理部 1 0 5 $_1$ \sim 2 $_1$ \sim 2 $_1$ \sim 3 $_2$ \sim 4 \sim 4

ユーザ1信号処理部 105_1 ~ユーザM信号処理部 105_M は、アンテナ1無線 受信部 104_1 ~アンテナN無線受信部 104_N の出力と、校正用信号処理部110 から順次出力されてくるアンテナ1振幅/位相情報~アンテナN振幅/位相情報とを入力とし、アンテナ1無線受信部 104_1 ~アンテナN無線受信部 104_N

10

15

20

の出力をアンテナ1振幅/位相情報~アンテナN振幅/位相情報を用いて補正しながら各ユーザ毎にユーザ信号到来方向に対しては受信利得を大きくし、他ユーザからの干渉や遅延波による干渉に対しては受信利得を小さくするように受信指向性パターンの形成を行い、受信指向性パターンによって受信したユーザ1復調信号~ユーザM復調信号を出力する。

このようにユーザ信号を殆ど劣化させない固定電力の校正信号を用いて、各無線受信部から抽出した校正信号のSIRがSIR閾値を超えるまで平均化処理を行い、閾値に達した場合のみ校正信号の復調結果 (I_n, Q_n) を出力し、基準となる復調結果 (Iref, Qref) と比較することにより、各受信ブランチに対して最も効率が良い校正周期を持ち、且つ、一定の校正精度を保つ校正を行うことができる。また、障害が発生した受信ブランチを排除することも可能になる。

(第2の実施形態)

第6図は本発明のアレーアンテナ受信装置の第2の実施形態を示すプロック図である。なお、第6図では第2図と同一部分は同一符号を付して詳しい説明を省略する。第2図との違いは、N分配器109の代わりに1対スイッチ切替部114を用いて時分割で校正信号を多重回路1031~10310 に供給する点である。その他の構成は第2図と同様である。

多重回路 103_1 ~ 103_N は、それぞれアンテナ素子 102_1 ~ 102_N 及び1対 Nスイッチ切替部114の N個の出力と接続されている。多重回路 103_1 ~ 103_N は、アンテナ素子 102_1 ~ 102_N 0出力と、校正用無線送信部107 から出力され、1対 Nスイッチ切替部114によって任意の1多重回路00 のみに供給される校正信号とを入力とし、無線帯域での多重を行って、各多重回路 103_1 ~ 103_N にそれぞれ接続されているアンテナ1 無線受信部 104_1 ~アンテナ N無線受信部 104_N ~と出力する。

25 校正信号の抽出や復調及びSIRの計算を行うSIR計算処理部 $111_1\sim SIR$ 計算処理部 111_N の出力は、校正信号処理部110及び1対Nスイッチ切

10

20

校正用無線送信部 107 は、校正用信号発生部 106 の出力である基底帯域の校正信号を入力とし、ディジタル/アナログ変換、基底帯域から無線帯域への周波数変換等を行い、1 対Nスイッチ切替部 114 へと出力する。校正用無線送信部 107 から入力される校正信号を任意の 18 重回路にのみ出力する 1 対Nスイッチ切替部 114 のN個の出力は、それぞれ多重回路 103 に接続されている。

次に、第2の実施形態の動作を説明する。なお、第1の実施形態と同様の動作 は簡単に説明する。

1対Nスイッチ切替部 1 1 4 は校正用無線送信部 1 0 7 の出力である校正信号を入力とし、接続されているN個の多重回路 1 0 3 $_1$ \sim 1 0 3 $_N$ において任意の 1 5 1 多重回路のみに校正信号を出力する。また、1 対Nスイッチ切替部 1 1 4 には 各S I R 計算処理部から受信プランチ情報及び復調結果が入力され、1 対Nスイッチ切替部 1 1 4 では受信プランチ情報に基づいて多重回路との接続を切り替える制御を行う。

例えば、1対Nスイッチ切替部114は多重回路 103_1 、 103_2 、…、 103_2 0、…、 103_2 0、…、 103_2 0、…、 103_2 0、…、 103_2 0、…、 103_2 0、…、 103_2 0、…、 103_2 0 。 なお、 1003_2 0 。 なお、10

多重回路 103_1 ~ 103_N は、それぞれアンテナ素子 102_1 ~ 102_N と接 25 続され、1対Nスイッチ切替部114によって任意の1多重回路にのみ入力され る校正信号と各アンテナ素子 102_1 ~ 102_N の出力とを入力とし、無線帯域で

10

15

20

25

の多重を行って、各多重回路 $103_1\sim103_N$ にそれぞれ接続されているアンテナ1無線受信部 $104_1\sim$ アンテナN無線受信部 104_N へと出力する。即ち、多重回路においてアンテナ素子から入力される信号と校正信号が多重されるのは、1対Nスイッチ切替部114で選択された多重回路のみであり、他の多重回路から出力されるのはアンテナ素子から入力された受信信号だけである。

SIR閾値設定部112は、校正信号のSIR閾値を任意に設定することが可能で、設定したSIR閾値を出力する。各SIR計算処理部は、第1の実施形態と同様にアンテナ無線受信部から出力される受信信号から校正信号を抽出及び復調し、校正信号のSIRを計算する。また、各SIR計算処理部では計算した校正信号のSIRと、SIR閾値設定部112からのSIR閾値との比較を行い、計算したSIR値がSIR閾値を超えたSIR計算処理部からのみ受信ブランチ情報と校正信号の復調結果を校正信号処理部110に出力する。

この場合、1対Nスイッチ切替部114によりN個の多重回路が順次切り替えられ、それに対応してN個のSIR計算処理部が順次校正信号のSIRを計算し、計算したSIR値とSIR閾値との比較を行う。このように1対Nスイッチ切替部114の時分割による所定周期毎に順次SIR計算処理部でSIRを計算し、計算したSIR値がSIR閾値を超えた時点で受信プランチ情報と校正信号の復調結果を校正信号処理部110に出力する。

校正信号処理部110は、復調結果と基準校正結果記憶部113からの対応する受信ブランチの基準復調結果とを比較し、ブランチの振幅/位相の変動分を抽出して補正量を更新し、各ユーザ信号処理部に出力する。この校正信号処理部110の動作は第2図と同様である。なお、各SIR計算処理部からの受信ブランチ情報等は1対Nスイッチ切替部114に出力され、1対Nスイッチ切替部114ではその情報に基づいて多重回路との接続の切り替えを行う。

また、大電力のユーザ信号や他システムの干渉信号が各アンテナ素子から入力 されても十分なSIRが得られる平均化時間(例えば1分)が経過しても、各S

10

15

20

25

I R算処理部において計算した校正信号のSIRがSIR閾値設定部112からのSIR閾値を超えない場合には、第1の実施形態と同様に該当するSIR計算処理部からは受信プランチ情報及び障害検出信号を校正信号処理部110に出力する。

このようにユーザ信号を殆ど劣化させない固定電力の校正信号及び任意の1多 重回路にのみ校正信号を供給する1対Nスイッチを用いて、各無線受信部から抽 出した校正信号のSIRがSIR閾値を超えるまで平均化処理を行い、閾値に達 した場合のみ校正信号の復調結果(I_n, Q_n)を出力して、基準となる復調結果 (Iref, Qref)と比較することにより、各受信ブランチに対して、時分割に一定 の精度を保つ校正を行うことができる。本実施形態の制御を行った場合の校正周 期の様子を第7図に示す。

(第3の実施形態)

第8図は本発明のアレーアンテナ受信装置の第3の実施形態の構成を示すプロック図である。なお、第8図では第6図と同一部分は同一符号を付して詳しい説明を省略する。第2の実施形態との違いは、電力レベル可変部108を用いて受信ブランチ毎に送信電力制御を行う点である。その他の構成は第2の実施形態と同様である。

校正信号の抽出や復調及びSIRの計算を行うSIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~の出力の一方は、校正信号処理部11021対Nスイッチ切替部114~と接続され、校正に必要とされるSIR閾値を任意に設定するSIR閾値設定部112の出力は、SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算処理部 111_1 ~SIR計算处理部 111_1 ~SIR計算处理部

校正用無線送信部107は、校正用信号発生部106の出力である基底帯域の

15

20

25

校正信号を入力とし、ディジタル/アナログ変換、基底帯域から無線帯域への周波数変換等を行い、その出力は電力レベル可変部108に接続されている。電力レベル可変部108は、各SIR計算処理部から出力される送信電力制御信号に従って校正用無線送信部107から入力される校正信号に対して送信電力制御を行い、その出力は1対Nスイッチ切替部114に接続されている。

ここで、SIR計算処理部から出力される送信電力制御信号とは、計算したSIR値に応じて校正信号の送信電力を制御する信号であり、SIR値が小さいほど校正信号の送信電力を大きくし、SIR値が大きいほど校正信号の送信電力を小さくするように制御する信号である。

次に、第3の実施形態の動作について説明する。SIR閾値設定部112は校正信号のSIR閾値を任意に設定することが可能で、設定されたSIR閾値を出力する。SIR計算処理部 111_1 ~SIR計算処理部 111_1 以、それぞれアンテナ1無線受信部 104_1 ~アンテナ100円 無線受信部 104_1 0分に信号を抽出及び復調し、校正信号のSIRを計算する。

各アンテナ無線受信部で計算された校正信号のSIRが、SIR閾値設定部112から出力されているSIR閾値を超えたSIR計算処理部からのみ受信ブランチ情報と復調結果を校正信号処理部110及び1対Nスイッチ切替部114に出力する。また、SIR計算処理部 111_1 ~SIR計算処理部 111_1 从、各受信ブランチにおける校正信号の瞬時SIRを計算し、校正信号の送信電力制御を行うため、電力レベル可変部108に対して前述のような送信電力制御信号を出力する。

電力レベル可変部108は、校正用無線送信部107から出力される固定レベルの校正信号を入力とし、各SIR計算処理部から出力される送信電力制御信号に従って校正信号の送信電力制御を行い、1対Nスイッチ切替部114によって接続されている受信プランチにおいて最適化された電力の校正信号を出力する。本実施形態では、送信電力制御信号が出力されてくるのは校正信号が入力された

任意の1SIR計算処理部であり、該当する受信ブランチにおいて校正周期を短くできる効果がある。なお、送信電力制御を行う以外の動作は第2の実施形態と全く同様である。

(第4の実施形態)

- 第9図は本発明のアレーアンテナ受信装置の第4実施形態を示すプロック図である。第2図の第1の実施形態との違いは、SIR計算処理部 $111_1 \sim 111_N$ の代わりにBER計算処理部 $115_1 \sim 115_N$ を用い、SIR閾値設定部112の代わりにBER閾値設定部116を用いた点である。その他の構成は第2図と同様である。
- 第1の実施形態では、SIR計算処理部 $111_1 \sim SIR$ 計算処理部 111_N において各アンテナ無線受信部から抽出される校正信号のSIRを計算しているが、信号品質を測定する方法なら他の方法でも可能である。本実施形態では、BER計算処理部 $115_1 \sim 115_N$ で校正信号のピット誤り率(Bit Error Rate)を計算し、BER関値設定部116はBER関値を出力する。このようにSIRの代わりにBERを用いても全く同様の効果が得られる。

また、第4の実施形態においても第2の実施形態と同様に1対Nスイッチ切替部114を用いて時分割で多重回路を切り替えたり、或いは第3の実施形態と同様に電力レベル可変部108を用いて校正信号の送信電力制御を行っても良いことはもちろんである。

20 なお、以上の実施形態では、アンテナ素子間の相関が高くなるように配置されたアレーアンテナを用いた受信装置を例として説明したが、本発明は、これに限ることなく、アンテナ素子間の相関が低くなるように配置されたアンテナを用いた受信装置にも使用することが可能である。

25 産業上の利用可能性

以上説明したように本発明は、次のような効果がある。即ち、第1の効果は、

10

各受信プランチにおいて最も効率のよい校正周期を持ち、且つ、一定の校正精度を保つ校正方法を実現できる。その理由は、校正を各プランチ毎に独立して行い、各受信プランチ毎に計算された校正信号のSIR値が、設定されたSIR閾値を超えるまで校正の周期が続くからである。

第2の効果は、障害が発生した受信プランチを排除する校正方法を提供できることにある。その理由は、各受信プランチにおいて校正信号の品質(必要なSIRやBER)が確保できない場合には、該当する受信プランチからの受信信号情報を無効にするからである。

第3の効果は、校正信号が原因で起こる移動機とのユーザ信号(希望波)の受信感度が殆ど劣化しない校正方法を提供できることにある。その理由は、雑音電力より充分小さい固定レベルの校正信号を各アンテナ無線受信部に入力しているので、殆ど雑音電力レベルが上昇しないからである。また、校正信号の送信電力制御を行う場合でも、1受信ブランチに適した電力の校正信号を出力するので、ユーザ信号の受信感度には影響しないことになる。

第4の効果は、セルラシステムのユーザ数を殆ど減らさない校正方法を提供できることにある。その理由は、雑音電力より充分小さい固定レベルの校正信号を各アンテナ無線受信部に入力し、各受信ブランチにおいて校正を行うために必要なSIRが得られるまで平均化処理を続けるため、校正信号が干渉信号となり移動機からのユーザ信号と干渉信号との比を悪化させてしまい、基地局装置にて所望する信号品質に復調するために移動機の送信出力を増加させてしまうことがないからである。

10

ä.

請求の範囲

- 1. 複数のアンテナ素子と、校正信号を出力する手段と、前記校正信号を前記複数のアンテナ素子数に分配する手段と、分配された校正信号をそれぞれ前記複数のアンテナ素子から入力される信号に多重する複数の多重手段と、前記多重手段の出力信号から校正信号を抽出復調して校正信号のSIR(Signal to Interference Ratio)値を計算すると共に、計算したSIR値と予め設定されたSIR閾値とを比較し、計算したSIR値がSIR閾値を超えた場合にのみ校正信号の受信プランチ情報及び復調結果を出力する複数のSIR計算手段と、受信ブランチ毎に前記復調結果と前記記憶手段の対応するブランチの基準復調結果に基づいて振幅/位相情報の補正量を検出する手段と、前記補正量に基づいてユーザ信号を補正する手段とを備えたことを特徴とするアレーアンテナ受信装置。
- 2. 前記校正信号の電力は、無線基地局装置の受信機内の雑音電力より十分小さい固定電力であることを特徴とする請求の範囲1に記載のアレーアンテナ受信装置。
- 3. 各受信ブランチの補正量が更新される校正周期は、受信ブランチ毎ま 20 たは同一受信ブランチであっても時間毎に異なることを特徴とする請求の範囲1 に記載のアレーアンテナ受信装置。
- 4. 補正量算出手段は、校正信号の復調結果が入力された受信ブランチの み補正量を算出することを特徴とする請求の範囲1に記載のアレーアンテナ受信 25 装置。

5. 前記SIR値がSIR閾値に達しない場合には、該当する受信ブランチに障害が発生したとして、該当受信ブランチのユーザ信号を無効にすることを特徴とする請求の範囲1に記載のアレーアンテナ受信装置。

22

- 6. 5 複数のアンテナ素子と、校正信号を出力する手段と、前記複数のアン テナ素子からの出力信号と前記校正信号を多重する複数の多重手段と、前記出力 手段と前記複数の多重手段との接続を切り替え、前記複数の多重手段に時分割で 校正信号を供給する手段と、前記供給手段の時分割による校正信号の供給動作に 同期して、それぞれ選択された1多重手段の出力信号から順次校正信号を抽出復 調して校正信号のSIR (Signal to Interference Ratio) 値を計算すると共に、 10 計算したSIR値と予め設定されたSIR閾値とを比較し、計算したSIR値が SIR閾値を超えた場合にのみ校正信号の受信ブランチ情報及び復調結果を出力 する複数のSIR計算手段と、受信プランチ毎に予め設定された基準復調結果を 記憶する手段と、受信ブランチ毎に前記復調結果と前記記憶手段の対応するブラ ンチの基準復調結果に基づいて振幅/位相情報の補正量を検出する手段と、前記 15 補正量に基づいてユーザ信号を補正する手段とを備えたことを特徴とするアレー アンテナ受信装置。
- 7. 前記SIR計算手段のSIR値に応じた制御信号に基づいて校正信号 20 の送信電力を制御する手段を有することを特徴とする請求の範囲6に記載のアレーアンテナ受信装置。
 - 8. 前記供給手段は、前記SIR計算手段からの受信ブランチ情報に基づいて多重手段との接続を切り替えることを特徴とする請求の範囲6に記載のアレーアンテナ受信装置。

- 9. 前記校正信号の電力は、無線基地局装置の受信機内の雑音電力より十分小さい固定電力であることを特徴とする請求の範囲6に記載のアレーアンテナ受信装置。
- 5 10. 前記SIR値がSIR閾値に達しない場合には、該当する受信ブラン チに障害が発生したとして、該当受信プランチのユーザ信号を無効にすることを 特徴とする請求の範囲6に記載のアレーアンテナ受信装置。
- 11. 前記SIR値の代わりにBER (Bit Error Rate) を用いることを特 10 徴とする請求の範囲 $1 \sim 1$ 0 に記載のアレーアンテナ受信装置。
 - 12. 複数のアンテナ素子毎に入力される受信信号と前記複数のアンテナ素子数毎に分配された校正信号とを多重し、

前記多重された信号から校正信号を抽出復調して校正信号のSIR (Signal to Interference Ratio) 値を計算し、

計算されたSIR値と予め設定されたSIR閾値とを比較し、計算されたSI R値がSIR閾値を超えた場合にのみ校正信号の受信ブランチ情報及び復調結果 を出力し、

受信プランチ毎に前記復調結果と予め設定された基準復調結果とに基づいて振 20 幅/位相情報の補正量を検出し、

前記補正量に基づいてユーザ信号を補正する各ステップから構成されるアレー アンテナ受信信号の校正方法。

13. 複数のアンテナ素子毎に入力される受信信号と前記複数のアンテナ素 25 子数毎に時分割で供給される校正信号とを多重し、

時分割による校正信号の供給動作に同期してそれぞれ選択された1多重信号か

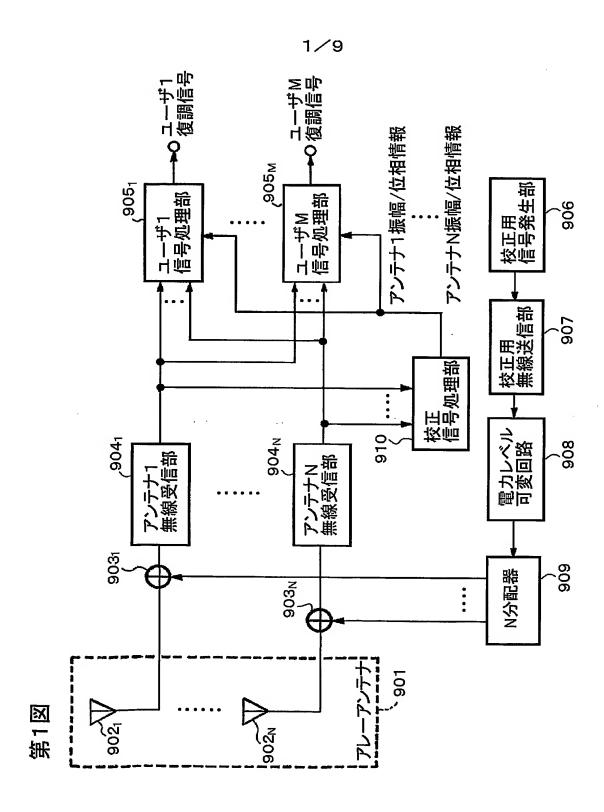
ら順次校正信号を抽出復調して校正信号のSIR (Signal to Interference Ratio)値を計算し、

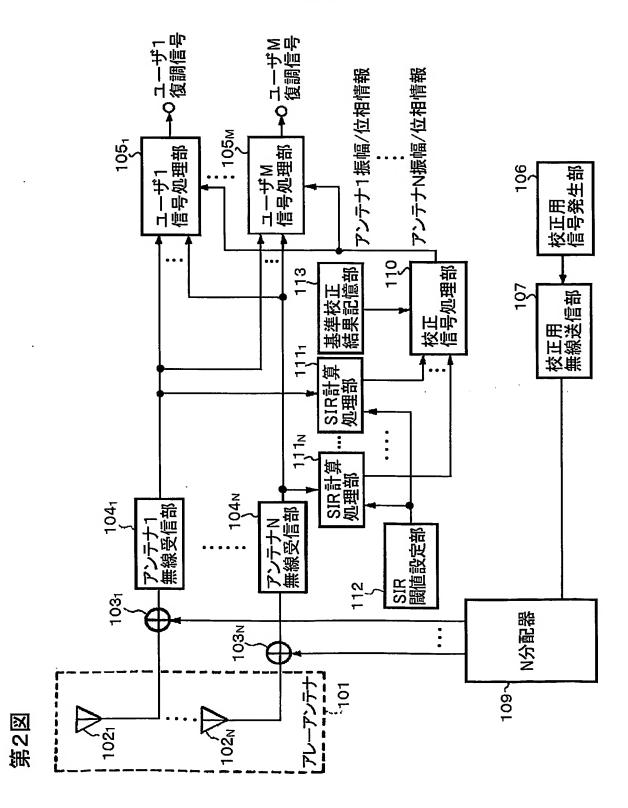
計算されたSIR値と予め設定されたSIR閾値とを比較し、計算されたSI R値がSIR閾値を超えた場合にのみ校正信号の受信ブランチ情報及び復調結果 を出力し、

受信ブランチ毎に前記復調結果と予め設定された基準復調結果とに基づいて振幅/位相情報の補正量を検出し、

前記補正量に基づいてユーザ信号を補正する、各ステップから構成されるアレ ーアンテナ受信信号の校正方法。

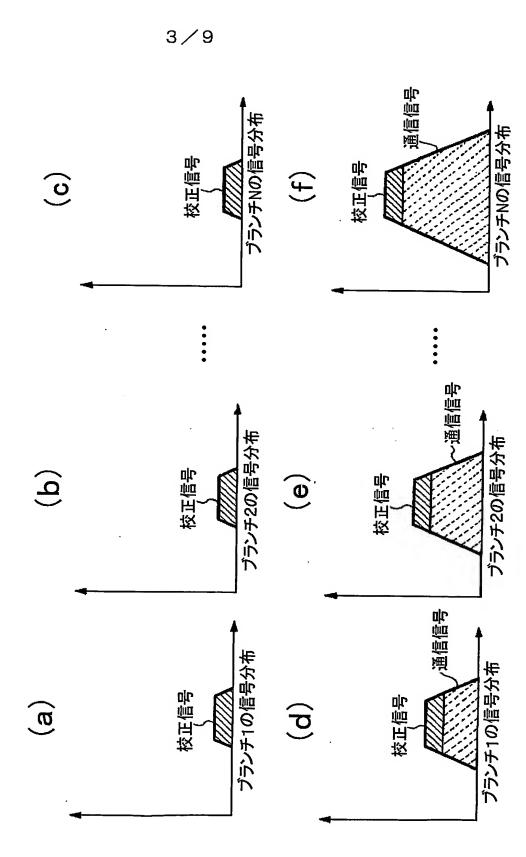
5





鄉3図

Ċ,



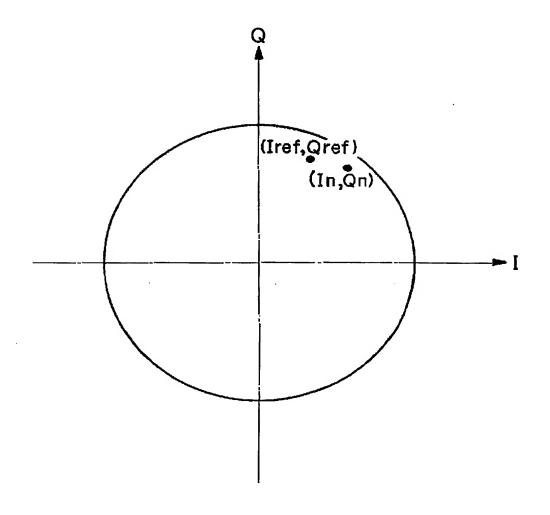
4/9

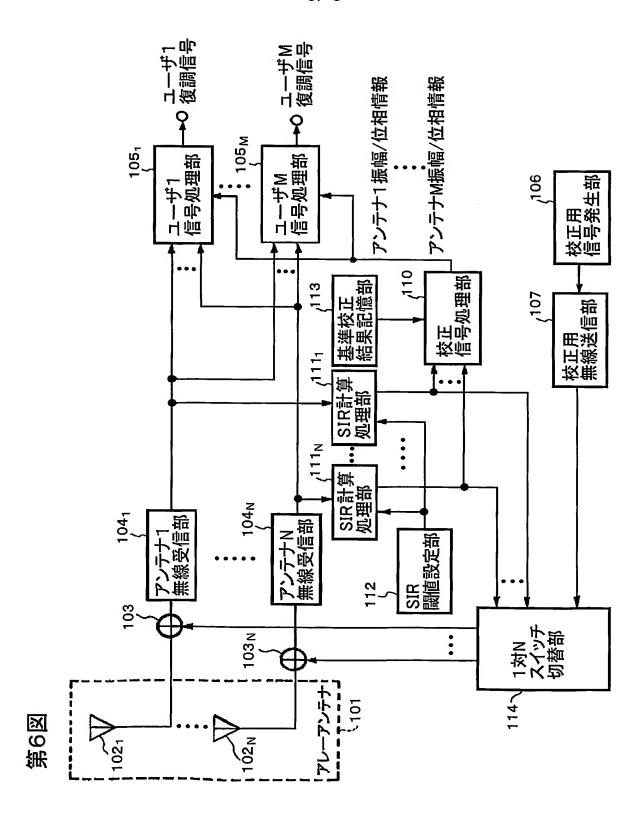
| _ | | , , | | | |
|---|-------|-----|-------|---------|-------|
| | 周期1十1 | | 周期1+1 | · | 周期1+1 |
| | 周期 | | 周期! | | 周期! |
| | 周期:-1 | | 周期!1 | | 周期!1 |
| | 周期!-2 | | 周期1-2 | | 周期1-2 |
| _ | ブランチ1 | | ブランチ2 | ••••••• | ブランチn |

第4图

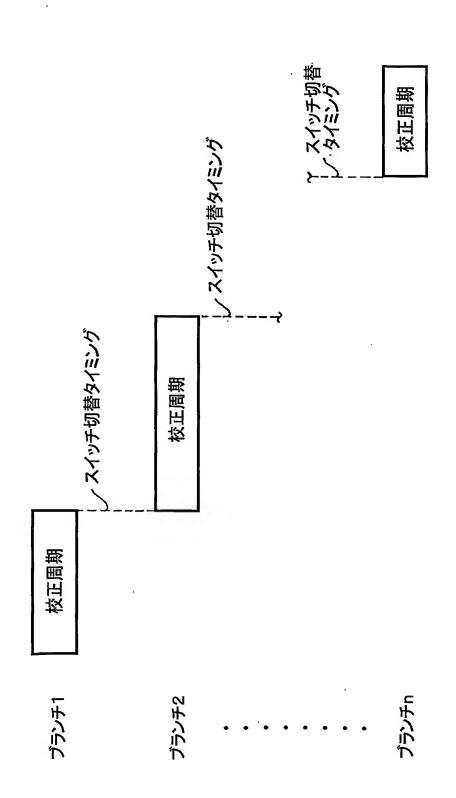
5/9

第5図

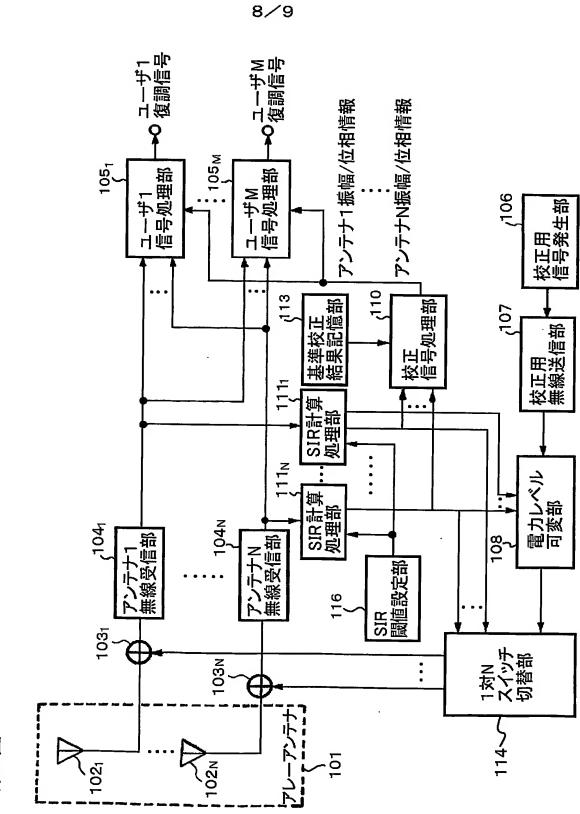




7/9



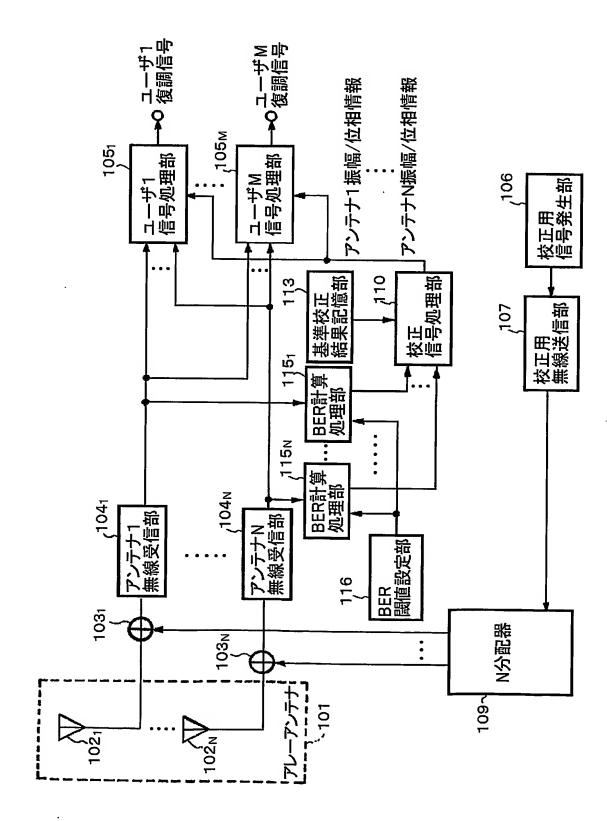
第7図



第8図

ζ,



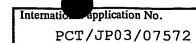


第9図

PCT/JP03/07572

| A. CLASSIFICATION OF SUBJECT MATTER | | | | | | | | | |
|---|---|---|-----------------------------|--|--|--|--|--|--|
| Int.Cl ⁷ H04B7/10 | | | | | | | | | |
| · | | | | | | | | | |
| According to International Patent Classification (IPC) or to both national classification and IPC | | | | | | | | | |
| | According to International Patent Classification (IPC) or to both national classification and IPC | | | | | | | | |
| B. FIELDS SEARCHED | | | | | | | | | |
| | ocumentation searched (classification system followed to C1 H04B7/00, H04B7/02-7/12, H | | | | | | | | |
| Int. | CI NU4D//UU, NU4D//UZ-//IZ, H | 0471/07-1/04 | | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922–1996 Toroku Jitsuyo Shinan Koho 1994–2003 | | | | | | | | | |
| Jitsuyo Shinan Koho 1922—1996 Toroku Jitsuyo Shinan Koho 1994—2003 Kokai Jitsuyo Shinan Koho 1971—2003 Jitsuyo Shinan Toroku Koho 1996—2003 | | | | | | | | | |
| | | | | | | | | | |
| Electronic d | ata base consulted during the international search (name | e or data base and, where practicable, sea | ren terms used) | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| 0 550 | Chim Colinian and an and an and an | | | | | | | | |
| C. DOCU | MENTS CONSIDERED TO BE RELEVANT | | | | | | | | |
| Category* | Citation of document, with indication, where app | | Relevant to claim No. | | | | | | |
| Y | CD-ROM of the specification a the request of Japanese Utility | | 1-13 | | | | | | |
| | | | | | | | | | |
| | 24752/1992(Laid-open No. 8488 (Mitsubishi Electric Corp.), | -, 1993; | | | | | | | |
| 1 | 16 November, 1993 (16.11.93), | | | | | | | | |
| | Par. Nos. [0028] to [0033]; F | | | | | | | | |
| | (Family: none) | | | | | | | | |
| Y | JP 2002-135034 A (NEC Corp.) | 1-13 | | | | | | | |
| , , | 10 May, 2002 (10.05.02), | | | | | | | | |
| | | | | | | | | | |
| | Par. Nos. [0049] to [0077]; Figs. 1, 2 & WO 02/35648 A1 & EP 1335450 A1 | | | | | | | | |
| } | | | | | | | | | |
| | | | · . | | | | | | |
| | | | · | | | | | | |
| | | | | | | | | | |
| | | | | | | | | | |
| | • | | • | | | | | | |
| Further documents are listed in the continuation of Box C. See patent family annex. | | | | | | | | | |
| | l categories of cited documents: | "T" later document published after the int | | | | | | | |
| "A" docum | he application but cited to deriving the invention | | | | | | | | |
| "E" earlier | ered to be of particular relevance document but published on or after the international filing | "X" understand the principle or theory understand the principle or theory under "X" document of particular relevance; the | claimed invention cannot be | | | | | | |
| "L" docum | ent which may throw doubts on priority claim(s) or which is | considered novel or cannot be considered step when the document is taken alon | | | | | | | |
| cited to | o establish the publication date of another citation or other | "Y" document of particular relevance; the | claimed invention cannot be | | | | | | |
| "O" docum | | | | | | | | | |
| means . combination being obvious to a person skilled in the art | | | | | | | | | |
| "P" document published prior to the international filing date but later "&" document member of the same patent family than the priority date claimed | | | | | | | | | |
| Date of the actual completion of the international search Date of mailing of the international search report | | | | | | | | | |
| 16 September, 2003 (16.09.03) 07 October, 2003 (07.10.03) | | | | | | | | | |
| | | | | | | | | | |
| | nailing address of the ISA/ | Authorized officer | | | | | | | |
| Japa | anese Patent Office | | | | | | | | |
| Facsimile N | Jo | Telephone No. | | | | | | | |

INTERNATIONAL SEARCH REPORT



| Y JP 2001-332925 A 30 November, 200 Par. Nos. [0025] & WO 01/91330 A & KR 2003007680 Y JP 2001-272447 A 05 October, 2003 Par. Nos. [0002] (Family: none) Y JP 2001-251124 A 14 September, 20 Par. Nos. [0043] & EP 1133200 A2 & US 2001/002093 & KR 2001088416 A JP 11-46180 A (Co., Ltd.), 16 February, 193 Full text; all of | 01 (30.11.01), [, [0033] [| 2,3,9 |
|---|--|-------|
| 05 October, 2003 Par. Nos. [0002] (Family: none) Y | (05.10.01), to [0011]; Fig. 3 A (NEC Corp.), 001 (14.09.01), to [0055]; Fig. 1 & CA 2339580 A1 49 A1 & CN 1319918 A Matsushita Electric Industrial | 7 |
| 14 September, 20 Par. Nos. [0043] & EP 1133200 A2 & US 2001/002093 & KR 2001088416 A JP 11-46180 A (Co., Ltd.), 16 February, 193 Full text; all of | 001 (14.09.01), to [0055]; Fig. 1 & CA 2339580 A1 19 A1 & CN 1319918 A A Matsushita Electric Industrial | |
| Co., Ltd.), 16 February, 199 Full text; all o | 99 (16.02.99), | 1-13 |
| & WO 98/42093 A. & EP 0938204 A1 & KR 2000010645 | & AU 9863122 A & CN 1220792 A | |
| E,A JP 2003-133837 A 09 May, 2003 (09 Full text; all of (Family: none) | | 1-13 |
| | | |
| | | |

07.10.03

5 J

9372

特許庁審査官(権限のある職員)

伏本 正典

電話番号 03-3581-1101 内線 3534 様式PCT/ISA/210 (第2ページ) (1998年7月)

日本国特許庁(ISA/JP)

郵便番号100-8915 東京都千代田区霞が関三丁目4番3号

国際調査機関の名称及びあて先

16.09.03

| 明油ナスレ関めたわ ス 女部 | |
|---|---|
| | 関連する |
| JP 2002-135034 A (日本電気株式会社) 2002.05.10 & WO 02/35648 A1 & EP 1335450 A1 【0049】~【0077】段落、第1図及び第2図 | 請求の範囲の番号 |
| JP 2001-332925 A (日本電気株式会社) 2001.11.30 & WO 01/91330 A1 & EP 1296465 A1 & KR 2003007680 A 【0025】段落及び【0033】段落 | 2, 3, 9 |
| JP 2001-272447 A (株式会社光電製作所) 2001.10.05 (ファミリーなし) 【0002】~【0011】段落、第3図 | 6-11, 13 |
| JP 2001-251124 A (日本電気株式会社) 2001.09.14 & EP 1133200 A2 & CA 2339580 A1 & US 2001/0020919 A1 & CN 1319918 A & KR 2001088416 A 【0043】~【0055】段落、第1図 | 7 |
| JP 11-46180 A(松下電器産業株式会社) 1999.02.16 & WO 98/42093 A1 & AU 9863122 A & EP 0938204 A1 & CN 1220792 A & KR 2000010645 A 全文、全図 | 1-13 |
| JP 2003-133837 A (日本無線株式会社) 2003.05.09 (ファミリーなし) 全文、全図 | 1-13 |
| | 2002.05.10 & WO 02/35648 A1 & EP 1335450 A1 【0049】~【0077】段落、第1図及び第2図 JP 2001-332925 A (日本電気株式会社) 2001.11.30 & WO 01/91330 A1 & EP 1296465 A1 & KR 2003007680 A 【0025】段落及び【0033】段落 JP 2001-272447 A (株式会社光電製作所) 2001.10.05 (ファミリーなし) 【0002】~【0011】段落、第3図 JP 2001-251124 A (日本電気株式会社) 2001.09.14 & EP 1133200 A2 & CA 2339580 A1 & US 2001/0020919 A1 & CN 1319918 A & KR 2001088416 A 【0043】~【0055】段落、第1図 JP 11-46180 A (松下電器産業株式会社) 1999.02.16 & WO 98/42093 A1 & AU 9863122 A & EP 0938204 A1 & CN 1220792 A & KR 2000010645 A 全文、全図 JP 2003-133837 A (日本無線株式会社) 2003.05.09 (ファミリーなし) |